

Publikációs jegyzék

Tudományos folyóirat cikkei:

- Herendi, T., Major, S.R.: Modular exponentiation of matrices on FPGA-s. *Acta Universitatis Sapientiae, Informatica*. – 3: 2 (2011), p. 172-191.

Konferencia kiadványban megjelent cikk:

- Benedek Nagy, S. Roland Major: Connection between interval-valued computing and cellular automata, *CINTI 2013: 14th IEEE International Symposium on Computational Intelligence and Informatics, Budapest, Hungary (2013)*, 225-230.

Szabadalom:

- Herendi Tamás, Major Sándor Roland: Véletlenszámgenerálás hardveres gyorsítása (2014, benyújtott beadvány)